

(차세대반도체) 공정개발

직무내용

- 화합물 반도체 공정 흐름 설계, 공정 최적화 및 소재별 생산 Capa, 수율 최적화 설계/운영
- RF 화합물 반도체(GaN, GaAs, SiGe 등) 공정 설계 및 Set up
- 최적 공정 레시피 개발 및 로드맵 수립
- 핵심 장비 선정 및 셋업 - MOCVD, ICP-RIE, Ion Implanter 등
- 화합물 특화 식각(Etch) 설계, 이온 주입 및 활성화 최적 설계, 차세대 배선 기술을 포함한 공정 설계 및 수율 최적화 담당 및 리드
- 소자 설계, 모델링 및 특성 측정 - PDK 생성, 관리(PVT, Monte Carlo 등)
- 불량 분석 및 신뢰성 설계, 분석, 측정
- Epi Wafer 구조 및 이해
- 안전성 검증 및 규제 기준 충족을 위한 개발 환경 구축 및 운영
- 연구 결과 보고서, 특허 출원, 논문 발표 등 산출물 작성

근무지

판교

선발학위

학사 이상

선발전공

기계공학, 물리학, 재료공학, 신소재공학, 전기공학, 전자공학, 컴퓨터공학 등 관련 전공

자격요건

- 기계/물리/소재/전기/전자/컴퓨터공학 등 관련 전공 학사 이상
- 반도체 공정 개발 업무 및 경험 6년 이상
- 연구 프로젝트 수행 및 논문/특허 경험

우대사항

- GaN, GaAs, SiGe RF 파라미터 및 설계에 대한 이해
- 반도체 공정 셋업 경험
- RF 공정 레시피 설계 경력
- 고출력, 저잡음, 고전압 공정 개발 경력
- RF PDK LVS, DRC 셋업 경력
- RF/Analog CMOS 공정 셋업 및 운영 경력
- 국제 학회 발표 및 연구 성과 보유

(차세대반도체) MMIC 회로설계 (리더급)

직무내용

- 레이다, SAR 위성 발전 방향에 대한 이해를 바탕으로 MMIC 설계 기술 발전 로드맵 수립 및 설계 방향 총괄
- 위성 통신 및 단말 발전 방향에 대한 이해를 바탕으로 반도체 기술로드맵 수립 및 설계방향 총괄
- 사내 유관부서 및 대외 반도체 설계 관련 대표 소통 역할
- SiP, SoC, PKG를 고려한 개별 IP 및 칩 설계에 대한 전체적인 리드
- GaN, GaAs, SiGe, SOI, CMOS 등 공정을 이용한 개별 칩, FEM, BFIC 개발 리드
- 고출력 환경 발열 제어 및 전력 효율 극대화를 위한 임피던스 매칭 및 레이아웃 최적화
- 공정 연계를 위한 Tape-out 산출물 작성 및 수율 개선 및 양산 협업 리드
- 계측 및 Load-Pull 측정 데이터 기반 설계 모델링 오차 튜닝 및 교차 검증 리드

근무지

판교

선발학위

학사 이상

선발전공

전자공학, 전파공학 등 반도체 설계 관련 전공

자격요건

- 전자/전파 전공 학사 학위 이상
- 화합물 반도체/CMOS MMIC 경력 15년 이상(석사/박사기간 포함)
- 화합물 기반(GaN, GaAs) RF MMIC Tape-Out부터 양산 검증까지 다수 프로젝트 성공 경험
- mmWave 위상배열 안테나 시스템 전체의 물리적/전기적 구조에 대한 아키텍처급 통찰력 보유

우대사항

- RF 시스템 개발 프로젝트 기획 및 총괄 경험(Project Lead & Project Manager)
- 3차원 이중 집적 및 Advanced Package 트렌드를 이해한 차세대 기술 전략 수립 경험
- 신규 Architecture, IP 개발 및 양산 적용 경력
- RF/Analog CMOS 설계 경력
- 양산 셋업 및 양산 경력
- 국제 학회 발표 및 연구 성과 보유

(차세대반도체) MMIC 회로설계

직무내용

- 레이더 및 위성 통신 탑재용 RF 화합물(GaN, GaAs), CMOS 반도체 MMIC 회로 설계
- 화합물 반도체(GaN, GaAs, SiGe) 기반 PA, LNA, Phase shifter, VGA, Divider 등 RF 회로 아키텍처 및 회로 설계
- 고출력 환경 발열 제어 및 전력 효율 극대화를 위한 임피던스 매칭 및 레이아웃 최적화
- low-noise, low-loss amp, passive device 설계, 제작 및 양산
- 양산 고려한 설계 및 제작 - Calibration, 수작업 등 최소화 설계, 제작
- 계측 및 Load-Pull 측정 데이터 기반 설계 모델링 오차 튜닝 및 교차 검증

근무지

판교

선발학위

학사 이상

선발전공

전자공학, 전파공학 등 반도체 설계 관련 전공

자격요건

- 전자/전파 전공 학사 학위 이상
- 화합물 반도체/CMOS MMIC 경력 5년 이상(석사/박사기간 포함)
- (HPA/DRA/SPDT SW/LNA/Limiter) MMIC 설계 및 양산 경험자
 - 비선형 HB 시뮬레이션 및 성능 최적화
 - 2.5D 전자장 해석 설계 및 성능 최적화
- FEM 회로 설계 및 양산 업무 가능자

우대사항

- High Power RF 설계 경험(HPA)
- Simulation Tool 사용 경력
 - IC: ADS, Virtuoso, Custom Compiler 등
 - EM: MoM, FEM, HFSS, CST 등
- RF PDK 및 LVS, DRC 셋업 경력
 - Compound Semiconductor: GaN, GaAs 등
 - Silicon Semiconductor: SOI, CMOS, Bi-CMOS, SiGe 등
- RF/Analog CMOS 설계 경력
- 다양한 Foundry 업체를 활용한 설계 경험
- 국제 학회 발표 및 연구 성과 보유

(차세대반도체) RF System Application(레이다/통신분야)

직무내용

- (레이다) Pulse 기반 RF system 연구를 통한 반도체 요구 조건 도출 및 발전 방향 제시
- (위성 통신) CW 기반 RF system 연구를 통한 반도체 요구 조건 도출 및 발전 방향 제시
- 반도체 설계팀에게 경쟁력 있는 반도체 요구조건 및 필요 기능 제시 및 개발 리드
- 내외부 고객으로부터 요구조건, 필요기능에 대한 분석을 통한 개발 방향 제시
- 레이다 및 위성 통신 탑재용 반도체 측정 및 데이터 수집 분석
 - (HPA) Power measurement 및 Load-Pull 시스템을 활용한 비선형성 열 특성 정밀 분석
 - 네트워크 분석기를 활용한 S-Parameter measurement 정밀 수행 및 주파수 응답 특성 분석
 - 저잡음 증폭기 수산단 최적화를 위한 Noise figure measurement 수행 및 신호 대 잡음비 검증
- 반도체 대량 검증을 위한 측정 환경 구축 및 테스트 시스템 최적화 및 양산 셋업 및 양산

근무지

판교

선발학위

학사 이상

선발전공

전자공학, 전파공학 전공

자격요건

- 전자/전파 전공 학사 학위 이상
- (레이다·위성·통신 분야) RF System 아키텍처 설계 혹은 분석 경력 5년 이상(석사/박사기간 포함)
- MMIC 특성 평가용 보드 및 모듈 설계 개발 역량
- 고주파 신호 손실과 간섭을 최소화하는 RF PCB 설계 및 정밀 레이아웃 작성 역량
- VNA, Spectrum Analyzer 등 하드웨어 장비를 활용한 DC 및 RF 데이터 분석 역량

우대사항

- 글로벌 탐타어 계측 장비(VNA, Oscilloscope, Spectrum Analyzer) 셋업 및 기계적 로드풀 튜너 직접 구동 경험
- Python, LabVIEW, C++ 등을 활용한 테스트 자동화 코드 작성 및 아키텍처 구축 경험
- GaN 등 고출력 화합물 반도체 비선형 특성 분석 및 신뢰성 검증 경험
- 설계 시뮬레이션 데이터와 실제 계측 데이터 간의 오차 보정 및 코릴레이션 경험

기반연구소 경력사원 채용 · 직무소개

(차세대반도체) 패키지 및 모듈 설계

직무내용

- RADAR 및 LEO 위성 통신 탑재용 MMIC 및 FEM 패키지 아키텍처 기획 및 설계
- PKG design rule 기반 package density 극대화 설계
- PKG floor plan 검토 분석을 통한 IC 설계 조직과의 IC size 최적화 방향 제시
- 다양한 화합물 칩을 결합하는 2.5D 및 3D 어드밴스드 이종 집적 패키지 설계
- 방산용 레이더 체계 RF 모듈 및 평가 보드 최적화 설계
- 저손실, 고방열, 저가, 고신뢰성 패키징 재질 및 제작 Flow 제시 및 구현
- 극한 환경에서의 사용을 위한 방열 구조 설계 및 열 해석 수행
- DFMEA 분석

근무지

판교

선발학위

학사 이상

선발전공

전자공학, 전파공학 전공

자격요건

- 전자/전파 전공 학사 학위 이상
- 화합물 반도체 기반 초고주파 패키징 및 모듈 개발 경력 5년 이상(석사/박사기간 포함)
- (방산 또는 통신용) 초고주파 MMIC 혹은 FEM 패키지 설계부터 양산까지 전체 사이클 완료 경험
- 고주파 신호 무결성을 고려한 RF PCB/ceramic substrate 구조 및 레이아웃 설계 역량
- ADS, HFSS 등을 활용한 2.5D 및 3D 전자기장 해석 및 모델링 역량

우대사항

- 다양한 구조의 SiP PKG 설계 역량
 - 화합물 반도체 + 실리콘 반도체 혼합 SiP PKG
 - wire-bonding, flip-chip, double side PKG 등
- Keysight ADS 및 AWR 등 초고주파 회로 및 패키지 설계 소프트웨어 활용 역량(중급 이상)
 - Python 활용 automation 가능
 - RF 및 SI/PI analysis
- PKG material 기반 신뢰성 분석(laminate 및 ceramic PKG)
- 방산 및 우주 항공 분야의 극한 환경을 고려한 고신뢰성 패키징 소재 발굴 및 적용 경험

(AI) 멀티모달 전장데이터 Application (영상/센서)

직무내용

멀티모달 전장 데이터 기반 AI 모델 적용 및 최적화

- EO/IR, SAR, 레이더 등 다중 센서 기반 AI 모델 개발
- 표적 탐지, 식별, 영역분할, LLM 등 AI 모델 성능 검증 및 개선

멀티모달 데이터 분석 및 성능 고도화

- 이종 센서 및 영상 데이터의 시/공간 정합, 융합 모듈 구현
- 실 환경 기반 데이터 획득, 분석, 정제 등 데이터 품질 확보
- 플랫폼 및 모델 연동 입출력 인터페이스 구현

학습 및 검증 데이터셋 구축 및 품질 보증

- 데이터 수집 및 자동 라벨링(검수) 파이프라인 구축
- 생성형 AI를 통한 합성 데이터 생성(분포/편향 분석 및 개선)

성능 검증 및 실장비 적용

- 정량 지표 기반 성능 측정 및 반복 검증
- GPU, NPU 등 임베디드 보드 탑재를 위한 모델 경량화 및 최적화
- 국산 NPU 대상 AI 모델 변환, 검증 및 HW 최적화 적용

근무지

판교

선발학위

학사 이상

선발전공

컴퓨터공학, 전자공학, 인공지능학 등 관련 전공

자격요건

- Computer Vision, Signal Processing, Radar/SAR 신호처리 관련 개발 경험
- Deep Learning 기반 Detection/Segmentation/Tracking 모델 개발 경험
- Multi-modal, Multi-sensor Fusion 기반 AI 모델 설계 및 구현 경험
- 추론 엔진(ONNX, TensorRT 등) 활용 및 온디바이스 환경에서의 모델 경량화·연산 최적화 경험
- C/C++, Python 중급 이상 프로그래밍 능력

우대사항

- 실 장비/임베디드 보드(GPU, NPU) 탑재 및 실환경 테스트 경험
- 국산 NPU 대상 AI 모델 변환 및 HW 최적화 경험
- 생성형 AI 기반 합성데이터 생성 및 편향 분석 경험
- 군용/항공/무인체계 센서 데이터 처리 경험
- Top-Tier 컨퍼런스(CVPR, NeurIPS, ICCV 등) 및 저널 게재 경험

(AI) AI 플랫폼 통합 응용 SW(지휘통제)

직무내용

데이터 패브릭 구축 및 형상 관리

- 단계별 지식베이스 구조 설계 및 데이터 패브릭 구축
- Cloud-Edge 통합을 위한 API 인터페이스 설계 및 구현
- 데이터 확보/삭제 등의 형상 관리 SW 구현

지휘통제 응용 SW

- 사용자 맞춤형 공통작전상황도(COP) 화면 및 전장 가시화 기능 구현
- 자연어 질의응답 터미널 UI 및 답변 근거, 출처 표출 기능 구현
- Agentic Orchestration 기반 응용 서비스 연동 SW 구현
- Vector DB 및 Graph DB를 활용한 질의응답 SW 구현
- 대화 맥락 유지 기반 멀티턴 대화 관리 파이프라인 구현
- LLM 기반 응답 생성 최적화 및 지식그래프(Knowledge Graph) 연동 구조 설계 및 구현

체계 시험평가 및 통합시험/개발시험(DT) 수행

- Use case 시나리오 기반 단계별 End-to-End 통합 검증 수행
- 요구사항 별 성능시험 수행(상황인지/예측, 방책 추천, 추출 등)
- 모의/합성데이터 시험방법 설계 및 검증

근무지

판교

선발학위

학사 이상

선발전공

컴퓨터공학, 인공지능학 등 관련 전공

자격요건

- C/C++, Python 기반 응용 SW 개발 경험
- LLM 기반 RAG(Retrieval-Augmented Generation) 시스템 개발 경험
- Vector DB(Milvus, FAISS 등) 또는 Graph DB(Neo4j 등) 활용 경험
- LangChain, LangGraph 등 LLM Agent/Orchestration 프레임워크 활용 경험
- Knowledge Graph 설계 및 연동 경험

우대사항

- 군사 지휘통제(C2) 체계 또는 전술 상황인식 SW 개발 경험
- 멀티턴 대화 관리 및 Agentic Orchestration 설계 경험
- 체계 통합시험/개발시험(DT/OT) 수행 경험
- 폐쇄망 환경 기반 SW 개발 경험
- Top-Tier 컨퍼런스 및 저널 게재 경험

(AI) AI 인프라 / LLMOps

직무내용

폐쇄망 AI 개발 인프라 구축 및 운영

- GPU/NPU 서버 및 스토리지 자원 구성, 학습/추론 클러스터 운영
- 폐쇄망 개발 환경 기반 운영 SW 구현
- 상용 SW 국산 대체 적용에 따른 인프라 구성 변경 및 호환성 검증

분산 클라우드 및 멀티 클라우드 통합 관리

- 다중 노드 통합 관리 및 워크로드 스케줄링 운영 SW
- GPU/NPU 자원 점유율, 서비스 가용성 실시간 모니터링 SW 구현

AI 서비스 운영(LLMOps)

- 모델 배포, 서빙 파이프라인 구축 및 추론 API 운영
- 서비스 성능 모니터링·로깅 체계 구현 및 운영 안정화

근무지

판교

선발학위

학사 이상

선발전공

컴퓨터공학 등 관련 전공

자격요건

- Kubernetes, Docker 등 컨테이너 오케스트레이션 기반 인프라 운영 경험
- GPU/NPU 클러스터 구성 및 분산 학습/추론 환경 운영 경험
- 모델 서빙 프레임워크(Triton, TorchServe 등) 활용 경험
- MLOps/LLMOps 파이프라인 구축 경험(CI/CD, 모니터링, 로깅 등)
- Linux 기반 시스템 운영 및 네트워크 기본 지식

우대사항

- 폐쇄망(망분리) 환경 인프라 구축 및 운영 경험
- 상용 SW의 국산 대체(SW 국산화) 적용 경험
- 분산 클라우드 및 멀티 클라우드 통합 관리 경험
- 대규모 트래픽 처리 및 서비스 안정화 경험

(AI) M&S/Digital Twin/데이터

직무내용

Modeling & Simulation(M&S) 환경 구축 및 시뮬레이터 개발

- 실 운용환경, 체계 기반 3D 가상환경 및 M&S 플랫폼 개발
- 물리, 센서, 통신, 환경 등 고충실도 시뮬레이터 개발
- 다양한 운용 시나리오 기반 임무, 전장환경 시뮬레이션 개발
- World Foundation Model 기반 물리/환경 모델링 및 시뮬레이션 고도화
- 생성형 AI 기반 시나리오 생성 및 시나리오 자동화 기술 개발

Digital Twin 구축 및 실체계 연동

- 실 플랫폼과 Digital Twin 간 실시간 데이터 연동 및 상태 동기화
- 실 운용 데이터 기반 가상 객체/환경 모델 생성 및 지속 갱신
- LVC 기반 실-가상 연동 및 통합 시험환경 구축
- 분산/병렬 시뮬레이션 및 대규모 멀티 에이전트 시뮬레이션 기술 개발

AI 학습/검증 데이터 확보

- AI 학습을 위한 대규모 합성데이터 및 시나리오 생성
- 강화학습 및 Sim-to-Real 기반 AI 모델 학습/검증 환경 구축
- AI 성능평가 및 V&V를 위한 Digital Twin 기반 시험평가 체계 구축

데이터 품질 검증 및 분석

- 정형/비정형 데이터의 정합성, 검증, 품질 관리 SW 구현
- 데이터 정제 및 분석 SW 구현(이상치, 누락치, 분포도, 편향 등)

데이터 리니지 관리 및 자동화

- 메타 데이터 기반 통합 데이터 카탈로그 구축 및 자동화 SW 구현
- 데이터 변화 이력 추적 및 맵 가시화 SW

데이터 레이크 및 데이터 가상화 운영

- 분산 저장소/오브젝트 스토리지 구성, 실시간 이중화 검증 SW 구현
- SQL 등 DB 쿼리 기반 데이터 가상화 엔진 운영

근무지

판교

선발학위

학사 이상

선발전공

컴퓨터공학, 인공지능학 등 관련 전공

자격요건

- 3D 시뮬레이션 엔진(Unreal Engine, Unity, Gazebo 등) 활용 개발 경험
- 강화학습(Reinforcement Learning) 및 Sim-to-Real 관련 개발 경험
- 분산/병렬 시뮬레이션 시스템 설계 및 구현 경험
- 데이터 품질 관리 및 데이터 파이프라인 구축 경험
- C/C++, Python 기반 SW 개발 능력

우대사항

- Digital Twin 기반 실-가상 연동 시스템 구축 경험
- LVC(Live-Virtual-Constructive) 통합 시험환경 구축 경험
- World Foundation Model 또는 생성형 AI 기반 시나리오 생성 경험
- 메타데이터/데이터 리니지 관리 자동화 SW 개발 경험
- 군사 M&S 또는 국방 시뮬레이션 프로젝트 참여 경험

(MUM-T) 개방형 아키텍처

직무내용

- 이종 유·무인 체계 간 상호운용을 위한 개방형 아키텍처 설계 및 구현
- OMG DDS, ROS2, JAUS, UMAA, STANAG-4586 등 표준서 분석 및 SW 구조 설계
- MUM-T 통합 환경에서 센서·AI·지휘통제 데이터 표준화 및 메시지 구조 설계
- 지휘통제소/무인체계/플랫폼 간 데이터 교환 시스템 구조 최적화
- 체계 통합 및 실환경 시험 지원
- SW 배포 및 유지보수 구축

근무지

판교

선발학위

학사 이상

선발전공

컴퓨터공학, 전자공학, 항공우주공학, 로봇공학 등 관련 전공

자격요건

- 컴퓨터공학/전자/항공우주/로봇공학 등 관련 전공 학사 이상
- 박사 학위 또는 8년 이상 유관 경력
- 분산 시스템 또는 실시간 시스템 설계 경험
- DDS, ROS2, gRPC, Middleware 등 통신 프레임워크 경험
- C++ 또는 Python 기반 시스템 개발 경험
- 시스템 아키텍처 설계 및 기술 문서 작성 경험

우대사항

- 국방/항공/로봇 체계 개발 경험
- STANAG, MIL-STD 등 군 규격 기반 개발 경험
- SoS(System of Systems) 아키텍처 설계 경험
- 대규모 시스템 통합 프로젝트 경험
- ROS2(Robot Operating System), DDS 통신 개발 경험 보유자
- .net, WPF 기반 응용 SW 개발 경험 보유자
- 영문 표준문서 분석 및 해외 표준협회와의 상호소통을 위한 어학(영어) 능력

기반연구소 경력사원 채용 · 직무소개

(MUM-T) 군집제어

직무내용

- 이종/다종 무인체계 중앙집중형 및 분산형 군집제어 알고리즘 개발
- 다수 플랫폼 간 협업/상태 공유/충돌 회피 로직 설계
- Swarm Simulation 환경 구축 및 실증 시험
- 실전 운용 환경에서의 확장성(Scalability) 확보
- 통신 제약 환경에서의 분산 제어 안정성 확보

근무지

판교

선발학위

학사 이상

선발전공

제어공학, 로봇공학, 항공우주공학, 컴퓨터공학 등 관련 전공

자격요건

- 중앙집중형/분산형 군집제어 알고리즘 및 시스템 연구 개발 경험
- 제어/로봇/항공우주/컴퓨터공학 관련 전공 학사 이상
- Multi-Agent/Swarm Robotics 연구 또는 개발 경험
- 최적화 이론 및 분산 제어 알고리즘 이해
- Python/C++ 기반 알고리즘 구현 경험

우대사항

- UAV/UGV/USV 군집 운용 경험
- 국과연 등 방산 연구 협업 경험
- Reinforcement Learning 기반 군집 제어 경험
- 해외 학위 또는 글로벌 프로젝트 경험

(MUM-T) 응용SW/GUI

직무내용

- Windows/Linux 기반 응용 SW 설계 및 개발
- 지상 유무인복합 무기체계 응용 소프트웨어 개발
- 소프트웨어 요구사항 분석/설계/구현/시험 및 관련 산출물 작성
- 지연(latency) 최소화 및 안정성 검증
- 실환경 운용 테스트 및 성능 개선
- 실전 탑재 가능한 경량 자율 SW 개발
- 운용 데이터 기반 알고리즘 성능 고도화

근무지

판교

선발학위

학사 이상

선발전공

전자공학, 전기공학, 기계공학, 제어공학, 정보통신공학, 컴퓨터공학 등 관련 전공

자격요건

- 전자/전기/기계/제어/정보통신/컴퓨터 공학 관련 전공 학사 이상
- SW 개발 경력 5년 이상
- C/C++/C# 프로그래밍 가능자
- Multi-Agent Systems 또는 Autonomous Systems 개발 경험
- DDS, ROS2, gRPC, Middleware 등 통신 프레임워크 경험
- 최적화/강화학습/경로계획 관련 경험
- 시뮬레이션 기반 검증 경험

우대사항

- ROS2(Robot Operating System) 활용 경험 보유자
- MFC/WPF 기반 응용 SW 개발 경험 보유자
- GStreamer, OpenCV 등의 Framework를 활용한 Application 개발 경험 보유자
- 분산 의사결정 알고리즘 개발 경험
- GPU 기반 AI 모델 최적화 경험
- 로봇, 드론 등 무인시스템 통제분야 응용 SW 개발 경험 보유자

기반연구소 경력사원 채용 · 직무소개

(Cyber Security) 임베디드 보안 솔루션

직무내용

- 네트워크 위협탐지 및 차단(IDS/IPS) 장비의 아키텍처 설계 및 기술 리딩
- 임베디드 환경에 최적화된 실시간 패킷 분석 및 위협탐지 모듈 설계
- AI 기반 이상행위 탐지 모델 설계 및 구현
- 통합시험 및 실증시험 등 각종 시험 설계 및 수행
- 성능/품질 평가 수행

근무지

판교

선발학위

학사 이상

선발전공

컴퓨터공학, 인공지능학 등 관련 전공

자격요건

- 네트워크 보안, 침입탐지, AI 분야 경력 7년 이상
- 컴퓨터공학, 인공지능 분야 학사 이상
- AI/ML 기반 이상탐지 모델 설계 및 개발 경험
- 실시간 처리 및 고성능 데이터 파이프라인 설계 경험
- C/C++, Python 중급 이상 프로그래밍 능력
- 네트워크 프로토콜 이해 및 네트워크 SW 개발 경험
- 임베디드 SW 개발 경험
- 연구 프로젝트 수행 및 논문/특허 경험 보유

우대사항

- 글로벌 Big Tech 기업 경력 보유
- 네트워크 침입탐지(NIDS) 장비 개발 및 상품화 경험
- AI 모델 최적화 및 경량화 경험
- 프로젝트 리더 및 개발 총괄 업무수행 경험
- 군 전술 네트워크, 무기체계, 국방 사이버 방호 장비 개발 경험
- 비즈니스 영어 활용 역량 보유
- 국제 학회 발표 및 연구 성과 보유

기반연구소 경력사원 채용 · 직무소개

(Cyber Security) 사이버 보안관제

직무내용

- 네트워크 보안 관제 SW 개발
- Back-End 개발
- 통합시험 및 실증시험 등 각종 시험 설계 및 수행
- 성능/품질 평가 수행

근무지

판교

선발학위

학사 이상

선발전공

전자공학, 컴퓨터공학, 정보보호학, 통신공학 등 관련 전공

자격요건

- 전자공학, 컴퓨터공학, 정보보호, 통신공학 등 관련 전공 학사 이상
- Java Springboot Back-End 서비스 개발 실무 경험 5년 이상
- 데이터베이스 설계 및 최적화 경험
- 네트워크 보안 관제 SW 개발 경험
- 정보보호 또는 보안분야 개발 경험

우대사항

- 글로벌 Big Tech 기업 경력 보유
- Linux 서버 관리 경험
- 보안솔루션(IPS/IDS, SIEM) 및 프로토콜 분석 경험
- Python 기반 AI/ML 이상탐지 모델 개발 경험(PyTorch)
- LLM 파인튜닝 및 RAG 구현 경험
- CC 인증 경험

기반연구소 경력사원 채용 · 직무소개

(Cyber Security) Offensive Security Research & Cyber Red Team

직무내용

- Offensive Security Research 및 신규 취약점/공격기법/시나리오 분석
- 모의해킹 및 레드팀 도구/프레임워크 개발
- 자사 제품 보안 강화를 위한 모의해킹 및 레드팀 수행
- 기술 문서, 연구 산출물, 보고서 등 작성 및 관리
- 통합시험 및 실증시험 등 각종 시험 수행

근무지

판교

선발학위

학사 이상

선발전공

전자공학, 통신공학, 컴퓨터공학, 정보보호학 등 관련 전공

자격요건

- 전자/통신/컴퓨터공학/정보보호 등 관련 전공 학사 이상
- Offensive Security 또는 레드팀/모의해킹 실무 경력 5년 이상
- C/C++, Python, Java, Bash/PowerShell, Rust 등 언어 기반 프로그래밍 능력
- 상용 및 오픈소스 C2 프레임워크 활용 능력(커스텀 제작 등)
- 신규 취약점 분석 및 PoC/Exploit 작성 능력
- 임베디드/시스템 등 소스코드 진단 및 SW Reverse Engineering 능력
- 연구 프로젝트 수행 및 논문/특허 경험

우대사항

- 해킹 대회 참여/운영/수상
- 버그바운티 참여 및 CVE/KVE 발급 경험
- 국방 사이버 공격·방어 훈련 및 보안 기술 개발 경험
- 취약점 식별/검증/패치 자동화 기술 개발 경험
- 클라우드 및 인프라 대상 모의해킹/레드팀 프로젝트 참여 경험
- 인프라 구축 / 웹 서비스 개발 능력
- LLM 기반 취약점 식별 및 검증 자동화 시스템 개발 경험
- 사이버 위협에 대한 기술적 보호 대책 수립 능력
- 정보보안기사, OSCP 등 공인 Offensive Security 관련 자격증 보유

기반연구소 경력사원 채용 · 직무소개

(Cyber Security) Offensive Security Research & Cyber Red Team (AI)

직무내용

- Offensive Security Research 및 신규 취약점/공격기법/시나리오 분석
- LLM 기반 취약점 식별 및 검증 자동화 시스템 개발
- 자사 제품 보안 강화를 위한 모의해킹 및 레드팀 수행
- 기술 문서, 연구 산출물, 보고서 등 작성 및 관리
- 통합시험 및 실증시험 등 각종 시험 수행

근무지

판교

선발학위

학사 이상

선발전공

전자공학, 통신공학, 컴퓨터공학, 정보보호학 등 관련 전공

자격요건

- 전자/통신/컴퓨터공학/정보보호 등 관련 전공 학사 이상
- Offensive/Defensive Security 또는 레드팀/모의해킹 실무 경력 5년 이상(시니어급 8년 이상)
- C/C++, Python, Java, Bash/PowerShell, Rust 등 언어 기반 프로그래밍 능력
- LLM 기반 취약점 식별 및 검증 자동화 시스템 개발 경험
- 신규 취약점 분석 및 PoC/Exploit 작성 능력
- 임베디드/시스템 등 소스코드 진단 및 SW Reverse Engineering 능력
- 연구 프로젝트 수행 및 논문/특허 경험

우대사항

- 해킹 대회 참여/운영/수상
- 버그바운티 참여 및 CVE/KVE 발급 경험
- 국방 사이버 공격·방어 훈련 및 보안 기술 개발 경험
- 취약점 식별/검증/패치 자동화 기술 개발 경험
- 클라우드 및 인프라 대상 모의해킹/레드팀 프로젝트 참여 경험
- 사이버 위협에 대한 기술적 보호 대책 수립 능력
- 정보보안기사, OSCP 등 공인 Offensive Security 관련 자격증 보유

기반연구소 경력사원 채용 · 직무소개

(차세대단말기) 고속모뎀

직무내용

- RTL 기반 이동통신(OFDM)/위성통신(DVB-S2) 등 광대역 통신모뎀 개발
- 다중 송수신 신호처리 알고리즘 개발
- 저피탐, 항재밍모뎀 알고리즘 개발(FHSS/DSSS)
- FPGA 신호처리 로직 설계/구현
- 시뮬레이션 결과 기반 모뎀 성능 개선 및 최적화 수행
- 통신시스템 통합 시험 및 성능 검증 수행
- 연구개발 결과에 대한 보고서, 특허 출원, 논문 발표 등 산출물 작성

근무지

판교

선발학위

학사 이상

선발전공

전파공학, 전자공학 등 관련 전공

자격요건

- 전파공학, 전자공학 등 관련 분야 학사 학위 이상
- 무선 네트워크, 임베디드 통신 시스템 연구개발 경험 10년 이상
- RTL(Verilog/VHDL) 개발경험 10년 이상
- Xilinx Vivado 프로그램 또는 Altera Quartus 프로그램 가능자
- 연구 프로젝트 수행 및 논문/특허 경험

우대사항

- 군/방산 또는 이동형 무선통신시스템 개발 경험
- C/C++, Python 프로그래밍 가능자
- 통신모뎀 관련 분야 박사 학위 보유
- 국제 학회 발표 및 연구 성과 보유

(차세대단말기) 코어SW

직무내용

- 전술 MANET 환경을 고려한 Ad-hoc Network 라우팅 알고리즘 설계 및 구현
- 전술 MANET 환경에서의 MAC 스케줄링 및 메시지 송/수신 기술 개발
- 네트워크 성능 분석을 위한 MANET 시뮬레이터 개발 및 알고리즘 검증
- 시뮬레이션 결과 기반 성능 개선 및 최적화 작업 수행
- 통신 시스템 통합 시험 및 성능 검증 수행
- 연구개발 결과에 대한 보고서, 특허 출원, 논문 발표 등 산출물 작성

근무지

판교

선발학위

학사 이상

선발전공

전자공학, 정보통신공학, 컴퓨터공학 등 관련 전공

자격요건

- 전자공학, 정보통신, 컴퓨터공학 등 관련 분야 학사 학위 이상
- 무선 네트워크, 임베디드 통신 시스템 연구개발 경험 5년 이상
- C/C++, Python 프로그래밍 가능자
- 연구 프로젝트 수행 및 논문/특허 경험

우대사항

- Embedded Linux 또는 RTOS 기반 Embedded SW 개발 경험
- 군/방산 또는 이동형 무선 통신 시스템 개발 경험
- 네트워크 시뮬레이터(NS-2/3, Riverbed Modeler, 자체 시뮬레이터 등) 개발 경험
- 전술 MANET 관련 분야 석/박사 학위 보유
- 국제 학회 발표 및 연구 성과 보유

기반연구소 경력사원 채용 · 직무소개

(차세대단말기) ESA안테나

직무내용

- Ku/Ka 대역 ESA 단말 신호처리 개발
- 위성 TLE, IMU 및 GPS 정보 기반 위성 추적 M&S
- 위상배열 안테나 빔조향 알고리즘 개발

근무지

판교

선발학위

학사 이상

선발전공

전자전기공학, 제어공학, 정보통신공학, 컴퓨터공학 등 관련 전공

자격요건

- 전자전기/제어/정보통신/컴퓨터 분야 학사 이상 및 경력 5년 이상(석사, 박사 포함)
- Embedded S/W 개발 경력 보유
- AMD사 VIVADO 개발 경력 보유
- C++, C# 등 사용 가능
- MATLAB을 활용한 통신시스템 수치해석 경력 보유

우대사항

- ESA 시스템 개발 및 연구 기술
- 빔 추적 알고리즘 연구 기술
- RF 회로 설계 기술
- 시뮬레이션 툴(CST, FEKO, Matlab, AWR, EDA 등) 활용 경험
- 학회 발표 및 연구 성과 보유

기술 스택

- 시뮬레이션
 - 안테나 EM, RF, 빔포밍 시뮬레이션 Tool
- 테스트
 - SIL, 빔 조향 및 ESA 성능 테스트

기반연구소 경력사원 채용 · 직무소개

(차세대단말기) 디지털 신호처리

직무내용

- 다중빔 디지털 빔포밍(DBF) 알고리즘 설계 및 개발
- 다중안테나 기반 빔 조향/추적/빔선택 알고리즘 개발
- FPGA/RF SoC 기반 실시간 신호처리 구조 설계 및 구현

근무지

판교

선발학위

학사 이상

선발전공

전자전기공학, 제어공학, 정보통신공학 등 관련 전공

자격요건

- 전자전기/제어/정보통신 학사 이상
- 배열신호처리(Array Signal Processing) 이론 및 실무경험 보유
- Beamforming/MIMO/OFDM 관련 개발 경험 보유
- C, C++ 또는 RTL(Verilog, VHDL) 기반 신호처리 구현 경험 보유
- MATLAB 또는 Python 기반 알고리즘 개발 능력 보유

우대사항

- AESA/ESA 또는 위성통신 다중빔 개발 경험
- LEO/GEO 위성통신시스템 개발 경험
- RF SoC 기반 Multi-Channel DBF 구현 경험
- Verilog/VHDL 기반 통신알고리즘 개발 경험

(연구기획) Cyber Security 분야 연구기획

직무내용

- 글로벌 방산 Cyber Security 기술·제품 동향 조사 및 분석
- 국방 Cyber Security 기술 경쟁력 분석 및 Catch-up 전략 수립
- 사업 전략, 제품 전략과 연계한 기술 개발 방향성 설정
- 국방 Cyber Security 분야 기술 로드맵(TRM) 및 Technology Pipeline 구축 및 관리
- TRM 연계한 핵심 기술 확보를 위한 연구 과제 기획 및 선정
- 사업부와 협업을 통한 Cyber Security 기술 상용화 전략 검토

근무지

판교

선발학위

학사 이상

선발전공

컴퓨터공학, 정보보호학, 사이버보안학, 전자공학, 정보통신공학 등 관련 전공

자격요건

- 컴퓨터공학 / 정보보호 / 사이버보안 / 전자공학 / 정보통신공학 등 관련 전공
- 사이버보안 / 보안 엔지니어링 R&D 및 기술기획 등 관련 경력 5~10년(최소 3년)
- 국방 Cyber Security 정책 및 전략에 대한 전반적 이해
- 네트워크/시스템 보안, 공격/방어 기법 및 취약점 구조, 보안 아키텍처 등 기술 이해
- R&D 기획 / 전략 / 컨설팅 경험

우대사항

- Cyber Security 기술 내재화 기획
- Cyber Security 전략 수립 및 제품 적용 기획
- NW보호, 서버보호, 단말기보호, 응용체계보호, 보호관리 관련 경험
- Threat Intelligence / SOC / CERT / 침투 테스트 / Malware 분석 / Reverse Engineering 등 경험
- 인공지능 기반 사이버보안 시스템 개발 관련 경험
- 암호호화 기술, 위협탐지 등 사이버 방어 개발 관련 경력
- CISSP / CISM / CEH / OSCP 인증 보유
- 실제 서비스 / 제품 적용 경험

기반연구소 경력사원 채용 · 직무소개

(연구기획) 지식재산권 전략 수립 및 관리

직무내용

- 원천/핵심 특허 확보를 위한 특허맵(Patent Map) 기반 전략 수립
- 기술개발 조직과 연계한 특허 발굴 활동 기획 및 운영
- 해외 출원 전략 수립 및 대응
- 지식재산권(특허/논문/디자인/상표/SW저작권) 확보 계획 수립 및 목표 관리
- 지식재산권 관련 조사 분석
 - 특허 검색, 선행기술 조사, 경쟁사 IP 포트폴리오 분석
- 특허 포트폴리오 구축 관리(출원/등록/비용, 양수도 등)
- 등록 특허 평가 및 특허 유지 관리(권리 검토 및 포기 등)

근무지

판교

선발학위

학사 이상

선발전공

지식재산권학, 법학, 공학 계열(AI, 컴퓨터, 전자, 기계 등) 관련 전공

자격요건

- 학사 이상, 지식재산권학/법학/공학 계열(AI, 컴퓨터, 전자, 기계 등)
- 3년 이상 관련 경력(법무 및 지식재산권 관리 등)
- 기술 트렌드 및 산업 구조 이해
- 특허 검색 DB 활용 능력

우대사항

- 기업 법무 또는 특허법인 실무 경험자
- IP 비용 예산 관리 경험 / 정부지원 과제 관리 경험 보유자
- 영어 커뮤니케이션 가능자

기반연구소 경력사원 채용 · 직무소개

(HW) 냉각시스템 개발

직무내용

- 안테나 및 고출력 증폭기 기계구조 설계
- 안테나 방열 성능 분석 및 최적화
- 고효율 냉각판 및 방열 부품 설계
- 안테나 구조체 설계/제작
- 안테나 및 증폭모듈 기구시험 구성, 치공구 설계/제작

근무지

용인

선발학위

학사 이상

선발전공

기계공학, 항공우주공학, 냉동공조공학 등 관련 전공

자격요건

- 기계/항공우주/냉동공조 등 관련 전공 학사 이상
- 유관 연구개발 업무 경력 5년 이상 보유
- 3D CAD 및 2D 기계 설계 경험 보유
- 해석(구조, 열유동) 소프트웨어 활용 역량 보유

우대사항

- 고열유속 냉각 구조 및 냉각시스템 개발 경험
- 안테나 기구구조 및 방산제품 기계 개발 경험
- 기계공학 석, 박사, 기계/냉동공조 기사 자격
- 어학 능통자(해외협력 참여 가능자)

기술 스택

- 소프트웨어
 - NX, CREO, StarCCM, FloEFD, Hyperworks